

# 引脚说明

PI	P2	P1 P2	P3 P4	P3	P4
AD2	IO5			SDO	IO17
AD3	IO7		SCS	VEXT	
U2R	IO18		SDI	VTTL	
U2T	IO22		SCLK	BOOT	
ROY	IO23		PWK	SCL	
TXD	MD1		IO13	SDA	
RXD	MDO		RST	U3T	
RTS	MCL		LVC	U3R	
PEN	MCM		LFM	VBAT	
RST	MD3		LDA	NET	
6ND	MD2		CLK	IN	
P/G	VM		CS	VIN	

序号	P1	描述	序号	P4	描述
1	AD2	模数转换器	13	IO17	通用 GPIO_17
2	AD3	模数转换器	14	VEXT	模块开机后输出 1.8V 电压
3	U2R	串口 2 接收	15	VTTL	核心板电平转换电路，输出 3.3V
4	U2T	串口 2 发送	16	BOOT	USB 强制下载引导
5	RDY	4G 网络状态指示	17	SCL	I2C_SCL
6	TXD	主串口发送	18	SDA	I2C_SDA
7	RXD	主串口接收	19	U3T	串口 3 发送
8	RTS	硬件流控	20	U3R	串口 3 接收
9	PEN	板载电源使能	21	VBAT	支持 3.7V 锂电池供电
10	RST	模块复位	22	NET	网络状态指示
11	GND	电源输入负极	23	VIN	电源输入正极，支持 5~16V DC 输入
12	P/G	默认 GND，可改为 VIN	24	VIN	电源输入正极，支持 5~16V DC 输入

■ AT 常规数据通信仅需用到标红引脚即可，其它引脚不用可悬空。

P1、P4 基本兼容 HCore 系列的其它核心板，P2、P3 为新增引脚，供二次开发客户评估使用。

序号	P2	描述	序号	P3	描述
25	IO5	通闲 GPIO_5	37	SDO	SPI1JOUT: SPI 数据输出
26	IO7	通闲 GPIO_7	38	SCS	SPI1_CS: SPI 片选
27	IO18	通用 GPIO_18	39	SDI	SPI1_DIN: SPI 数据输入
28	IO22	通用 GPICL22	40	SCLK	SPI1_CLK: SPI 时钟
29	IO23	通用 GPICL23	41	PWK	模块开/关机(核心板默认上电开机)
30	MD1	MMC1_DATA1: 数据线 1	42	IO13	通用 GPIO_13
31	MDO	MMC1_DATA0: 数据线 0	43	RST	LCD_RST: SIP LCD 复位信号
32	MCL	MMC1 — CLK: B 寸时钟信号	44	LVC	LCD_VCC: 给 LCD 供电
33	MCM	MMC1 — CMD: 命令信号	45	LFM	LCD_FMARMK: SPILCD 帧同步信号
34	MD3	MMC1 — DATA3: 数据线 3	46	LDA	LCD — DATA: SPILCD 数据信号
35	MD2	MMC1_DATA2: 数据线 2	47	CLK	LCD — CLK: SPILCD 时钟信号
36	VM	VMMC: 给 MMC 供电	48	CS	LCD_CS: SPILCD 片选